

Kern-Technik

100. Folge - im Fernsehen erreichen gemeinhin nur Heimatserien wie „Der Bergdoktor“ dieses Jubiläum. Dass einer (seit 2005) zweimonatlichen Serie in einer Zeitschrift dies gelingt, ist selten. Die „Kern-Technik“ geht auf Zeitreise in eigener Sache. Eva-Katharina Kunst, Jürgen Quade



Europa ächzt unter einer Hitzewelle mit 40 Grad und mehr, fast genauso heiß ist der Kernel 2.5.40, in Mexiko rollt der letzte VW Käfer vom Band, der deutsche Bundespräsident heißt Johannes Rau und die Band Modern Talking löst sich auf – es ist Hochsommer des Jahrs 2003 und im Linux-Magazin 8 erscheint die erste „Kern-Technik“ (Abbildung 1).

Jetzt, 15 Jahre später, ist der Kernel 5.0 zum Greifen nahe und die 2.5er Serie verstaubt in den Archiven. Im Rückblick gelten vielen Version 2.4 ohnehin als erstes

Die Autoren

Eva-Katharina Kunst ist seit den Anfängen von Linux Fan von Open Source. Jürgen Quade ist Professor an der Hochschule Niederrhein. Ihr gemeinsames Buch „Linux-Treiber entwickeln“ ist Ende 2015 in vierter Auflage erschienen.

Multicore-Prozessoren auf Milliarden Geräten. Zudem überrascht das freie System mit Realzeit-Eigenschaften, die man ihm angesichts seiner klassischen Architektur nicht zutrauen würde.

Neben der Echtzeit hat Linux schon weitere dicke Bretter gebohrt, zum Beispiel beim Schutz kritischer Abschnitte, bei der Hardware und beim Thema IT-Sicherheit (Tabelle 1). Doch wie die Informatik selbst ist auch Linux weit davon entfernt, ausentwickelt zu sein. Für Linus Torvalds und die Kernelcommunity lautet also der Dauerauftrag: weitermachen!

Wettrennen mit ungewissem Ausgang

Der Bereich Schutz kritischer Abschnitte ist wohl das herausragende Beispiel für den noch jugendlichen Zustand der In-

formatik. Ständig finden Fachleute neue, bis dato unbekannte kritische Abschnitte. Bereits die Kern-Technik 2 hatte gezeigt, wie Gerätetreiber Rechenprozesse professionell mit dem Makro »wait_event_interruptible()« schlafen legen, ohne in eine Deadlock-Falle zu geraten.

Seid umschlungen, Milliarden

Wie die Informationstechnik als Ganzes hat sich auch Linux in den 27 Jahren seiner Existenz gewandelt – besonders intensiv in den letzten 15 Jahren. Als Betriebssystemkern für eine dedizierte Singlecore-Hardware entstanden, ist Linux heute das plattformunabhängige Betriebssystem für

professionell einsetzbares Linux und die 2.5 als Vorstufe des Dauerbrenners 2.6.

Was heute ein alter Hut ist, war damals neu. Schließlich hatten die Programmierer bis dahin das Schlafenlegen simpel durch Modifikation einer Variablen realisiert: »current->state = TASK_INTERRUPTIBLE«. Dass dabei ein Aufwecken vor dem eigentlichen Schlafenlegen möglich ist, hatten viele einfach noch nicht auf dem Schirm (Abbildung 2).

15 Jahre später ploppen weiterhin ständig neue Race Conditions auf. Auf unruhliche Weise populär geworden sind die aktuellen Beispiel Meltdown und Spectre, welche mühelos die Kern-Techniken 97 und 98 füllten. Für diese Sicherheitslücken gibt es bis heute keine rundum zufriedenstellende Lösung.

Das verdeutlichten sogar schon Intels Lizenzbedingungen zum angebotenen CPU-Microcode-Update: Benchmarking verboten! Nach der Kritik von Bruce

100 Kern-Techniken als E-Book

Wer alle gedruckten Linux-Magazine seit der Ausgabe 08/03 zur Hand hat oder zumindest die Jahres-DVDs ab dem Jahrgang 2003, ist nicht nur treue(r) Leserin oder Leser, sondern nun auch im Besitz der 100 Kern-Technik-Serienteile. An alle anderen hat die Linux-Magazin-Redaktion gedacht, als sie anlässlich der 100. Ausgabe ein 500-seitiges E-Book-Bundle mit allen Kern-Technik-Folgen geschnürt und für knapp 20 Euro als Download unter [<http://www.linux-magazin.de/downloads/100-ausgaben-kern-technik/>] bereitgelegt hat. Wohl bekomm's!

Perens [1] hat Intel diesbezüglich aber einen Rückzieher gemacht.

CPU als Hütchenspielerin

Eine schon länger bekannte Race Condition mit direktem Hardware-Bezug betrifft das Reordering von CPU und Compiler. Diese erlauben es sich nämlich, die programmierte Befehlsreihenfolge umzuordnen. Hat der Programmierer A-B-C programmiert, kann sich die CPU entscheiden, die Befehle in der Reihenfolge B-A-C abzuwickeln. Natürlich macht sie das nicht vollkommen willkürlich. Die CPU reordert nur, wenn sie glaubt, dadurch am Ergebnis nichts zu verändern, dabei aber performanter beziehungsweise effizienter zu sein.

Leider gibt es diverse Situationen, in denen die CPU die Lage falsch einschätzt, und es ist am Programmierer, durch das Setzen so genannter Memory Barriers (Kern-Technik 5) die geplante Abarbeitungsreihenfolge zu erzwingen. Unglücklicherweise gibt es ausreichend viele Entwickler, die noch nie etwas von der Problematik und von Memory Barriers gehört haben. Daher haben die Kernelentwickler beim Aufkommen von Raspberry Pi & Co. und in aktuellen Versionen Zugriffsfunktionen auf Hardware definiert, die intern Memory Barriers einsetzen (zum Beispiel »gpio_set_value()«, »gpio_get_value()«, Kern-Technik 70).

Big Abschalte

Ursache für Race Conditions ist zumeist Parallelität. Und die ist allgegenwärtig, seit die Ära der glühenden CPUs und aufwändigen Lüfter vorbei ist und in erster Linie Energie-effiziente Rechner up to date sind. Denn während die Verdoppelung der Rechenleistung über eine höhere CPU-Taktung den Stromverbrauch vervierfacht, benötigt ein Dualcore-Prozessor nur die doppelte Energiemenge. Diese leicht verständliche Rechnung begründet den Siegeszug von Multicore, dem Linux seit etwa Mitte der 90er Jahre auch funktionell Rechnung trägt. Auf Singlecore-Systemen gibt es eine vereinfachte Form von Parallelität im Kernel nur, wenn die CPU einen Interrupt auslöst. Den einfachen Trick, in kritischen Situationen die (quasi) Parallelität durch

Kern-Technik

Die neue Serie „Kern-Technik“ untersucht den kommenden Linux Kernel 2.4 und seine Bestandteile. Wer Treiber programmieren, Kernelmodifikationen vornehmen oder einfach die Vorgänge im Inneren von Linux verstehen will, der findet hier einen praktischen Einstieg in den Kernel-Code.

Code im Kernel

Der Artikel ist in dieser Ausgabe von... (Text continues with details about kernel code structure and programming examples).

Bessere Vorlage

Das ist die erste Folge der Kern-Technik... (Text discusses kernel development techniques and provides code examples for memory barriers and GPIO control).

```

1 // ...
2 #include <linux/kernel.h>
3 #include <linux/sched.h>
4 #include <linux/smp.h>
5 #include <linux/spinlock.h>
6 #include <linux/mutex.h>
7 #include <linux/rwsem.h>
8 #include <linux/seqlock.h>
9 #include <linux/atomic.h>
10 #include <linux/bug.h>
11 #include <linux/panic.h>
12 #include <linux/trace.h>
13 #include <linux/irq.h>
14 #include <linux/irqpoll.h>
15 #include <linux/irqnr.h>
16 #include <linux/irqflags.h>
17 #include <linux/irqreturn.h>
18 #include <linux/irqdesc.h>
19 #include <linux/irqchip.h>
20 #include <linux/irqchip/chained_irq.h>
21 #include <linux/irqchip/handle.h>
22 #include <linux/irqchip/irq.h>
23 #include <linux/irqchip/irq-gic.h>
24 #include <linux/irqchip/irq-gicv2.h>
25 #include <linux/irqchip/irq-gicv3.h>
26 #include <linux/irqchip/irq-mips.h>
27 #include <linux/irqchip/irq-mips-gic.h>
28 #include <linux/irqchip/irq-mips-gicv2.h>
29 #include <linux/irqchip/irq-mips-gicv3.h>
30 #include <linux/irqchip/irq-ocotp.h>
31 #include <linux/irqchip/irq-omap.h>
32 #include <linux/irqchip/irq-omap2.h>
33 #include <linux/irqchip/irq-omap3.h>
34 #include <linux/irqchip/irq-omap4.h>
35 #include <linux/irqchip/irq-omap5.h>
36 #include <linux/irqchip/irq-orion.h>
37 #include <linux/irqchip/irq-orion2.h>
38 #include <linux/irqchip/irq-orion3.h>
39 #include <linux/irqchip/irq-orion4.h>
40 #include <linux/irqchip/irq-orion5.h>
41 #include <linux/irqchip/irq-orion6.h>
42 #include <linux/irqchip/irq-orion7.h>
43 #include <linux/irqchip/irq-orion8.h>
44 #include <linux/irqchip/irq-orion9.h>
45 #include <linux/irqchip/irq-orion10.h>
46 #include <linux/irqchip/irq-orion11.h>
47 #include <linux/irqchip/irq-orion12.h>
48 #include <linux/irqchip/irq-orion13.h>
49 #include <linux/irqchip/irq-orion14.h>
50 #include <linux/irqchip/irq-orion15.h>
51 #include <linux/irqchip/irq-orion16.h>
52 #include <linux/irqchip/irq-orion17.h>
53 #include <linux/irqchip/irq-orion18.h>
54 #include <linux/irqchip/irq-orion19.h>
55 #include <linux/irqchip/irq-orion20.h>
56 #include <linux/irqchip/irq-orion21.h>
57 #include <linux/irqchip/irq-orion22.h>
58 #include <linux/irqchip/irq-orion23.h>
59 #include <linux/irqchip/irq-orion24.h>
60 #include <linux/irqchip/irq-orion25.h>
61 #include <linux/irqchip/irq-orion26.h>
62 #include <linux/irqchip/irq-orion27.h>
63 #include <linux/irqchip/irq-orion28.h>
64 #include <linux/irqchip/irq-orion29.h>
65 #include <linux/irqchip/irq-orion30.h>
66 #include <linux/irqchip/irq-orion31.h>
67 #include <linux/irqchip/irq-orion32.h>
68 #include <linux/irqchip/irq-orion33.h>
69 #include <linux/irqchip/irq-orion34.h>
70 #include <linux/irqchip/irq-orion35.h>
71 #include <linux/irqchip/irq-orion36.h>
72 #include <linux/irqchip/irq-orion37.h>
73 #include <linux/irqchip/irq-orion38.h>
74 #include <linux/irqchip/irq-orion39.h>
75 #include <linux/irqchip/irq-orion40.h>
76 #include <linux/irqchip/irq-orion41.h>
77 #include <linux/irqchip/irq-orion42.h>
78 #include <linux/irqchip/irq-orion43.h>
79 #include <linux/irqchip/irq-orion44.h>
80 #include <linux/irqchip/irq-orion45.h>
81 #include <linux/irqchip/irq-orion46.h>
82 #include <linux/irqchip/irq-orion47.h>
83 #include <linux/irqchip/irq-orion48.h>
84 #include <linux/irqchip/irq-orion49.h>
85 #include <linux/irqchip/irq-orion50.h>
86 #include <linux/irqchip/irq-orion51.h>
87 #include <linux/irqchip/irq-orion52.h>
88 #include <linux/irqchip/irq-orion53.h>
89 #include <linux/irqchip/irq-orion54.h>
90 #include <linux/irqchip/irq-orion55.h>
91 #include <linux/irqchip/irq-orion56.h>
92 #include <linux/irqchip/irq-orion57.h>
93 #include <linux/irqchip/irq-orion58.h>
94 #include <linux/irqchip/irq-orion59.h>
95 #include <linux/irqchip/irq-orion60.h>
96 #include <linux/irqchip/irq-orion61.h>
97 #include <linux/irqchip/irq-orion62.h>
98 #include <linux/irqchip/irq-orion63.h>
99 #include <linux/irqchip/irq-orion64.h>
100 #include <linux/irqchip/irq-orion65.h>
101 #include <linux/irqchip/irq-orion66.h>
102 #include <linux/irqchip/irq-orion67.h>
103 #include <linux/irqchip/irq-orion68.h>
104 #include <linux/irqchip/irq-orion69.h>
105 #include <linux/irqchip/irq-orion70.h>
106 #include <linux/irqchip/irq-orion71.h>
107 #include <linux/irqchip/irq-orion72.h>
108 #include <linux/irqchip/irq-orion73.h>
109 #include <linux/irqchip/irq-orion74.h>
110 #include <linux/irqchip/irq-orion75.h>
111 #include <linux/irqchip/irq-orion76.h>
112 #include <linux/irqchip/irq-orion77.h>
113 #include <linux/irqchip/irq-orion78.h>
114 #include <linux/irqchip/irq-orion79.h>
115 #include <linux/irqchip/irq-orion80.h>
116 #include <linux/irqchip/irq-orion81.h>
117 #include <linux/irqchip/irq-orion82.h>
118 #include <linux/irqchip/irq-orion83.h>
119 #include <linux/irqchip/irq-orion84.h>
120 #include <linux/irqchip/irq-orion85.h>
121 #include <linux/irqchip/irq-orion86.h>
122 #include <linux/irqchip/irq-orion87.h>
123 #include <linux/irqchip/irq-orion88.h>
124 #include <linux/irqchip/irq-orion89.h>
125 #include <linux/irqchip/irq-orion90.h>
126 #include <linux/irqchip/irq-orion91.h>
127 #include <linux/irqchip/irq-orion92.h>
128 #include <linux/irqchip/irq-orion93.h>
129 #include <linux/irqchip/irq-orion94.h>
130 #include <linux/irqchip/irq-orion95.h>
131 #include <linux/irqchip/irq-orion96.h>
132 #include <linux/irqchip/irq-orion97.h>
133 #include <linux/irqchip/irq-orion98.h>
134 #include <linux/irqchip/irq-orion99.h>
135 #include <linux/irqchip/irq-orion100.h>

```

Abbildung 1: Die erste Folge der Kern-Technik stellte und beantwortete grundlegende Fragen: „Wie schreiben künftige Kernel-Gurus ihr erstes Modul? Welche Anpassungen sind erforderlich, um einen 2.4-Treiber auf 2.6 zu portieren? Wie realisiert der neue Kernel Hardwarezugriffe? Und welche Werkzeuge und Techniken sind zur Treiberprogrammierung nötig?“

Sperren von Interrupts auszuschalten, wandten schon die frühen Unix-Systeme an. Die ersten Multicore-Linux-Versionen dehnten dieses bewährte Konzept einfach auf alle vorhandenen Cores aus – der Big Kernel Lock war geboren.

Ab Quadcore Hardcore

Bis zum Quadcore-System skaliert das pauschale Sperren der Interrupts leidlich gut – nur die merklich steigenden Latenzzeiten stören. Wer mehr als vier CPU-Kerne besitzt – heutzutage ist das schon

bei einem Mittelklasse-Smartphone der Fall –, profitiert von deren Rechenkraft infolge des Big Kernel Lock praktisch kaum. Linus Torvalds hat zusammen mit dem deutschen Kernelentwickler Thomas Gleixner daher den Quellcode gründlich überarbeitet. Der Big Kernel Lock wich vielen dedizierten Lock-Mechanismen. Seither lautet das Mantra: Multicore ist Standard, Singlecore old school. Multicore beeinflusst aber nicht nur das Kernel-Locking, sondern bedingte auch einen neuen Multicore-Scheduler. Das Thema beschäftigt heute weiterhin die

Informatik. Selbst wenn im Linux-Kernel immer wieder einmal ein neuer Singlecore-Scheduler auftaucht (Kern-Technik 67), im Prinzip ist das Singlecore-Scheduling Forschungs- und Implementierungstechnisch abgefrühstückt. Verbesserungen gibt es nur noch im Detail oder für spezifische Situationen.

Der Multicore-Scheduler dagegen ist hochkomplex, beileibe nicht ausgeforscht und wird die Kern-Technik in Zukunft sicher noch mehrmals beschäftigen. Wie in Kern-Technik 33 beschrieben, evaluiert der Kernel beim Hochfahren die Hardware-Architektur und setzt dann auf komplexe mathematische Funktionen, um die Kosten für eine Taskmigration und den damit erzielbaren Gewinn zu be-

rechnen. In der Liste der Rechenprozesse ist der Multicore-Scheduler über den Job mit dem Namen »migration« zu finden.

Kurz vor Drehschluss

Auch abseits der Prozessoren haben sich in den vergangenen Jahren kleine Revolutionen ereignet. Beim Permanentenspeicher in PCs und Servern drehten Jahrzehnte lang magnetisierbare Scheiben mit 5400 oder 7200 Umdrehungen pro Minute ihre Runden. Doch deren Summen verstummt nach und nach, weil mechanisch unauffällige und zudem schneller arbeitende SSDs ihre Rolle übernehmen.

Für den Linux-Kernel bedeutet das den Rauswurf einer ganzen Menge jetzt überflüssigen Codes, der bisher für den optimierten Zugriff bei mechanischen Verzögerungen gesorgt hat (Kern-Technik 85). Wohl wissend, dass Betriebssysteme den Zugriff auf Festplatten per IO-Scheduler optimiert haben (Kern-Technik 19 und 20), bauen unglücklicherweise die Hersteller ihre SSDs so, dass sich diese wie Festplatten verhalten. Das ist ärgerlich, wird auf diese Art der mögliche Performance-Vorteil zunächst wieder verspielt.

ARM dran

In der berühmt gewordenen Debatte zwischen Andrew Tanenbaum und Linus Torvalds hat sich der Minix-Erfinder 1992 nicht nur mit dem Erfolg von Linux gewaltig überschätzt, er lag auch bei der Lebensdauer der x86-Architektur (fünf Jahre) völlig daneben [2]. Seine Prognose: Sun Sparc wird die Architektur der Zukunft. ... Immerhin: Die Sparc-Plattform existiert noch und ist nicht vollständig vom Markt gefegt.

X86-Prozessoren, hergestellt von Intel oder AMD, führen weiterhin den bescheidenen Markt der Personal Computer und Server an. Smartphones, Wearables und Tablets dagegen, in der Summe ein Vielfaches, sind so gut wie alle mit einem oder gar mehreren ARM-Prozessoren bestückt. ARM-Prozessoren sind nämlich erheblich energieeffizienter und ermöglichen den Bau portabler Geräte ohne surrende Lüfter.

Außerdem ist ARM zumindest etwas offener als Intel. So verkauft die Firma keine Prozessoren, sondern nur das Know-how,

Intellectual Property, zum Bau derselben. Das gibt Apple & Co. die Möglichkeit, eigene Chips rund um den definierten Befehlssatz designen und herstellen zu lassen und sich von der Konkurrenz durch ihre Chips abzusetzen.

Dass die Lizenzkosten pro CPU im einbis zweistelligen Cent-Bereich liegen, tut ein Übriges zur massiven Verbreitung. In der Welt der eingebetteten Systeme ist ARM mit Abstand der am meisten eingesetzte (32-Bit-)Prozessor. In Abgrenzung zu ein paar Hundert Millionen x86-Chips kommen mehrere Milliarden ARM-Prozessoren pro Jahr beim Verbraucher an. Mit neuen Prozessoren versucht ARM auch den Desktop und Serverbereich zu erobern. Mehrere Geräte, die einen x86-Prozessor emulieren und auf denen damit Windows läuft, sind seit Kurzem zum Verdross von Intel im Markt.

Wachsender Device Tree

Der Vielfalt an ARM-lizenzierten CPUs wohnt aber auch der Nachteil inne, dass ARM-Linux mit einem ganzen Zoo an Plattformen klarkommen soll, und jede braucht ihren eigenen Kernel. Weil das auf Dauer immer lästiger wurde, haben die Kernelentwickler nachgelegt und die Hardware-Konfigurationsdaten, etwa die Hardware-Adressen, und die eigentliche Verarbeitung separiert.

Sobald der Kernel eine passende Hardwarebeschreibung findet, kann er die zugehörige Plattform bedienen. Der Plattform-Spezifikation gaben die Entwickler den Namen Device Tree (Kern-Technik 68). Anfangs bediente sich der Baum bei einer kompakten Datei, heute sind die Informationen auf mehrere Verzeichnisse verteilt (Kern-Technik 93).

Neben ARM etabliert sich überraschenderweise eine weitere Plattform: Risc V. Dafür gibt es erwartungsgemäß bereits eine Linux-Portierung. Wie kommt es, dass eine neue Hardware gegen den Platzhirschen ARM anstinken kann? Risc V besinnt sich auf die Linux-Tugenden: Open Source und Lizenzkosten-Freiheit!

Pünktlich wie ein Linux

Eine wichtige Großbaustelle im Linux-Kernel war das Einbringen von Realzeit-Eigenschaften. Baumeister ist hier der

Tabelle 1: Linux-Errungenschaften

Ausgewählte Funktionalitäten
Hardware-Ankopplung
Gpio-Subsystem
Pinctrl
Device Tree
Threaded Interrupts
32 und 64 Bit nativ
Secure Boot
Virtualisierung
Namespaces
Kvm
Scheduling
Multicore-Scheduling
»TASK_KILLABLE« (Prozesszustände)
Effizienz-Scheduling
»wait_event_interruptible()« - Wechsel Taskzustand
»kernel_thread()« - Kernelthreads generieren
Modulkonzept
Loadable Modules
Signierte Kernelmodule
Dateisysteme
Ext 2 bis 4, Reiser, ZFS, ...
Virtuelle Filesysteme (Proc-FS, Sys-FS, Temp-FS, ...)
Schutz kritischer Abschnitte
Spinlocks - Verbesserung des Codes
»global_lock« wird ausgemerzt
Umgang mit Zeit
Tickless System
Zeitbasis »struct timespec«
Hrtimer
Orts- und Raum-Unabhängigkeit, »CLOCK_MONOTONIC«
Debugging (Kgdb)

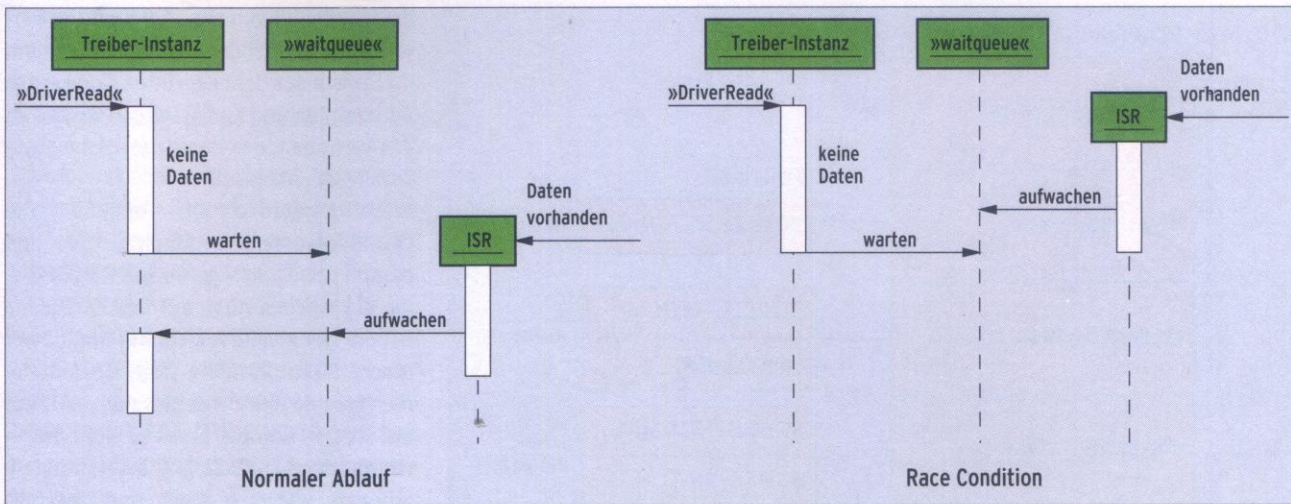


Abbildung 2: Dass zu frühes Aufwecken eines schlafen gelegten Treibers zum Deadlock führen kann, war 2003 weithin unbekannt.

deutsche Entwickler Thomas Gleixner. Das mit einem periodischen Timer-Tick betriebene Linux wandelte sich auf diese Weise zum Tickless-System, das nur noch dann aktiv wird, wenn wirklich Aufgaben anliegen.

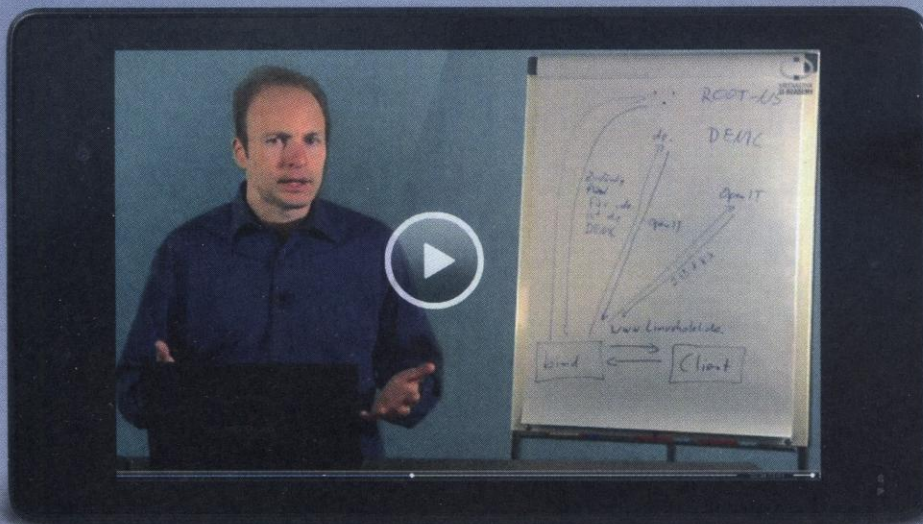
Im Kontext mit den verkürzten kritischen Abschnitten führt das nicht nur zu einem berechenbareren, verbesserten Zeitverhalten, sondern auch zu einer deutlich effizienteren Verarbeitung – für aktuelle Mobilgeräte ein Muss. Die lange prakti-

zierten, im Millisekunden-Bereich messenden Jiffies sind Zeitstempeln mit Nanosekunden-Genauigkeit gewichen. Darüber hinaus hat Linux dank Realzeit-Mutexen gelernt, mit so genannten Prioritäts-Inversionen umzugehen und bei

Linux-Zertifizierung LPIC-1 / LPIC-2

Mit Ingo Wichmann

- Lernen Sie mit LPI-zertifizierten Trainern und Dozenten!
- 100% abgestimmt auf die originalen Lehrpläne des LPI!
- Bereiten Sie sich optimal auf die LPIC-1- und LPIC-2-Prüfungen vor!



IT-Online trainings Mit Experten lernen.

LPIC-Prüfungsvorbereitung
mit Ingo Wichmann, Linuxhotel

LPIC-1 Kurs LPI 101 299 €	LPIC-2 Kurs LPI 201 299 €
LPIC-1 Kurs LPI 102 299 €	LPIC-2 Kurs LPI 202 299 €
LPIC-1 Paket (101+102) 499 €	LPIC-2 Paket (201+202) 499 €

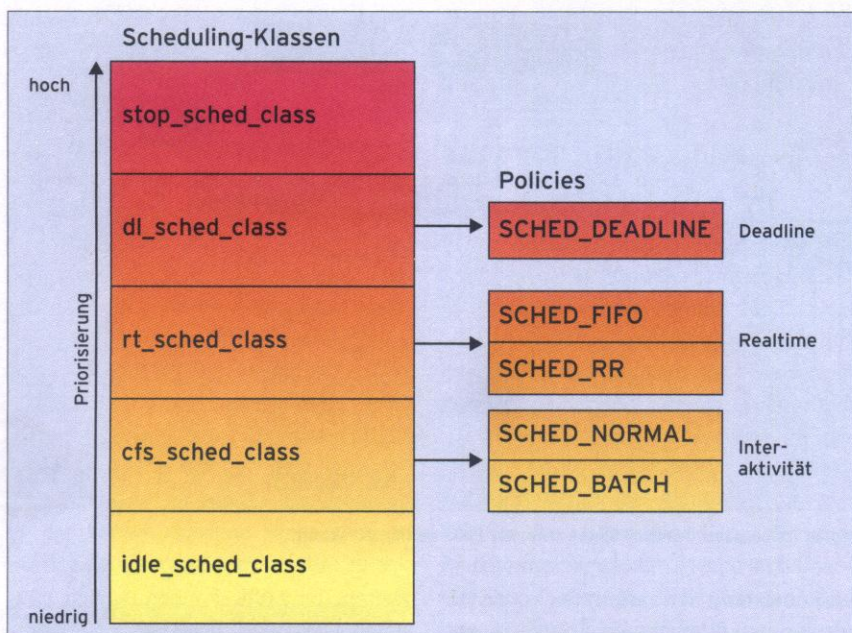


Abbildung 3: Scheduling-Klassen erlauben es, unterschiedliche Scheduling-Verfahren parallel einzusetzen.

Bedarf eine Prioritätsvererbung durchzuführen. Zur Befriedigung von Realzeit-Anforderungen ist neben den klassischen Prioritäten das Deadline-Scheduling hinzugekommen, und über das Konzept der Scheduling-Klassen dürfen Systeme sogar unterschiedliche Scheduling-Verfahren gleichzeitig verwenden (Kern-Technik 79, **Abbildung 3**).

Die Multicore-Architektur hat die Möglichkeit gebracht, einzelne Prozessorkerne für Realzeit-Aufgaben zu reservieren und diese Kerne schließlich auch vor

Fremdaufgaben zu isolieren (Kern-Technik 33). Kombiniert der Systemarchitekt dies mit Threaded Interrupts, kann er in vielen Fällen ein deterministisches Verhalten garantieren (Kern-Technik 81).

Securitas maxima

Wenn es um sichere Mainstream-Betriebssysteme geht, ist Linux erste Wahl. Den Anwendern der proprietären Konkurrenz (Windows Server, die verbliebenen Unixes, Windows 10, Mac OS, Win-

dows Embedded, OS 9, ...) bleibt es verwehrt, den Quellcode zu studieren und ihr System aus dem geprüften Code selbst zu kompilieren. Entsprechend gering ist das Vertrauen, das Benutzer solchen Systemen schenken sollten.

Linux dagegen erfüllt – erstens – die Grundvoraussetzung Open Source und es gibt – zweitens – genügend Entwickler, die ein waches Auge auf den Quellcode haben. Der zweite Aspekt der Manpower macht Linux attraktiv gegenüber anderen Open-Source-Betriebssystemen. Denn auf Dauer kommt andere, sicherheitstechnisch eigentlich gut beleumundete Software wie Free, Open und Net BSD immer häufiger unter die Räder, weil den vergleichsweise kleinen Communities immer mehr Bugs durchrutschen **[3]**.

Zufall zur Hilfe

Von diesen Aspekten abgesehen, unterstützt Linux alle gängigen Sicherheitsmechanismen, Address Space Layout Randomization (ASLR) und Data Execution Prevention (DEP) beispielsweise. Die Kern-Technik 38 konnte aufzeigen, dass es nicht nur darauf ankommt, die Technik als solche zu unterstützen, sondern auch in ausreichender Qualität. ASLR verteilt die Adresslagen der einzelnen Segmente eines ausführbaren Programms zufällig im Hauptspeicher, sodass der arme Angreifer nur noch raten kann. DEP schließ-

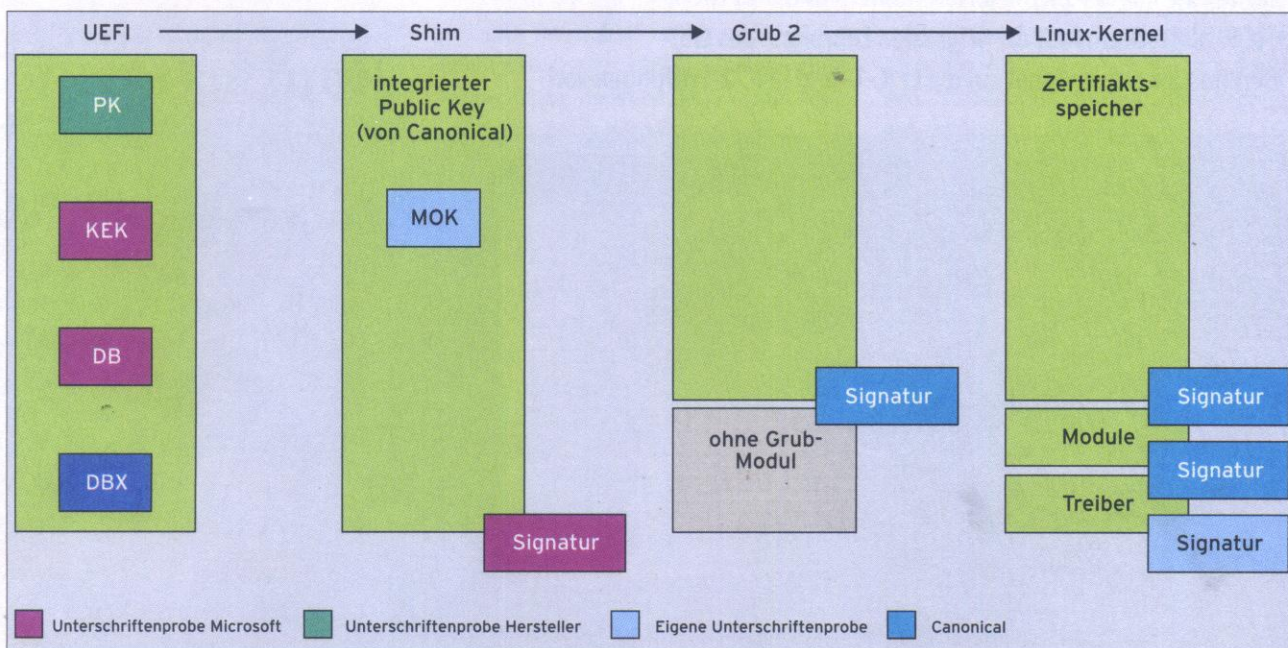


Abbildung 4: Bei aktiviertem Secure Boot fährt Linux zwar sicher, aber nur von Microsofts Gnaden hoch.

lich hindert ihn daran, Code auszuführen, der auf dem Stack liegt.

Geschützte Startrampe

Daneben haben die Linux-Entwickler diverse weitere Sicherheitsmechanismen implementiert. So lässt sich Linux per Secure Boot hochfahren (Kern-Technik 94), wenngleich nur mit Microsofts Erlaubnis (Abbildung 4). Danach lädt das System natürlich nur Komponenten, die eine gültige, digitale Unterschrift tragen (Kern-Technik 82). Diese allerdings kann mit etwas Handarbeit der Entwickler selber leisten.

Gewiss ist, dass Sicherheit der IT im Allgemeinen und Linux im Besonderen als Dauerbrenner erhalten bleiben wird. Bezüglich Firewalling beispielsweise bahnt sich im Kernel gerade eine große Veränderung an – aber das ist auch ein Thema für eine künftige Kern-Technik.

Ruhe da draußen!

Es ist als gutes Zeichen zu werten, dass die oft umfangreichen Änderungen am Linux-Kernel für die meisten Anwender

Fäkalien fließen ab

Dass Linux erwachsener geworden ist, lässt sich auch an der Sprache der Entwickler festmachen [4]. Die Kern-Technik 50 hatte sich zur Halbzeit aufs verbale Örtchen begeben und die Kraftausdrücke im Linux-Kernel-Quellcode gezählt. Zwischenzeitlich ist der Quellcode erheblich umfangreicher geworden, Kraftausdrücke sind allerdings kaum dazugekommen (Abbildung 5).

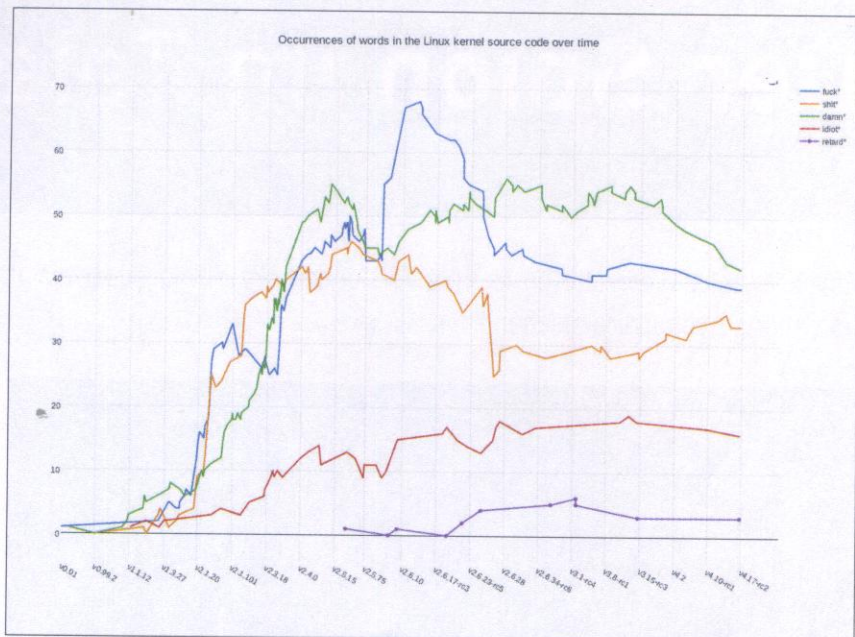


Abbildung 5: Trotz wachsendem Umfang beherbergt der Linux-Quellcode eher weniger Kraftausdrücke.

unsichtbar bleiben und dieser demnach über Jahre genau das tut, was er soll: funktionieren. Als Auftragsmaschine arbeitet er geflissentlich die über die Applikationen erteilten Systemcalls sorgsam und zuverlässig ab.

Das ist natürlich begrüßenswert, bringt aber den pädagogischen Nachteil mit sich, dass immer weniger Leute Linux' Motorhaube öffnen und das Meisterwerk innen zu sehen bekommen. Software, nach den Regeln der Kunst geschrieben: objektorientiert ohne objektorientierte Sprache, stets die neueste Technologie repräsentierend. Immer wieder gut für Überraschungen, die wir Serien-Autoren in den Kern-Techniken ab der Nummer 101 thematisieren werden. (jk)

Infos

- [1] Bruce Perens, „Intel Publishes Microcode Security Patches“: <https://perens.com/2018/08/22/new-intel-microcode-license-restriction-is-not-acceptable/>
- [2] Tanenbaum vs. Torvalds: https://en.wikipedia.org/wiki/Tanenbaum%E2%80%93Torvalds_debate
- [3] Ilya van Sprundel, „Are all BSDs created equally? – A survey of BSD kernel vulnerabilities“: <https://media.defcon.org/DEF%20CON%2025/DEF%20CON%2025%20presentations/DEFCON-25-Ilya-van-Sprundel-BSD-Kern-Vulns.pdf>
- [4] Vidarholen, „Wordcount“: <https://www.vidarholen.net/contents/wordcount/>

LINUX

ONLINE
MAGAZIN

NEWSLETTER FÜR IT-PROFIS

Newsletter

News

Stadt Dortmund prüft Einsatz freier Software und offener Standards

- Tagesaktuelle IT-News
- Security-Infos des DFN-CERT
- Online-Stellenmarkt

Jetzt kostenfrei abonnieren! www.linux-magazin.de/newsletter